

ADP-V850E/xxx-144

ユーザース・マニュアル

RealTimeEvaluator

改訂履歷

Rev.1.00 2005-08-24 正式初版

目次

1.はじめに	3
2.外観.....	4
3.NBD-IFコネクタ.....	5
4.ユーザシステムとの接続	6

1.はじめに

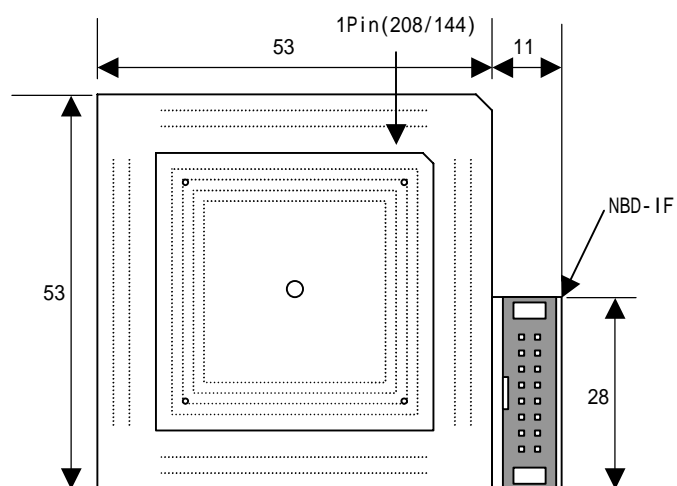
ADP-V850E/xxx-144はNEC製のRISCマイコンV850E/GPx用のインサーキットエミュレータの先端に取付けて、208pinから144pinに変換するためのアダプタです。

本製品には下記のものが付属します。

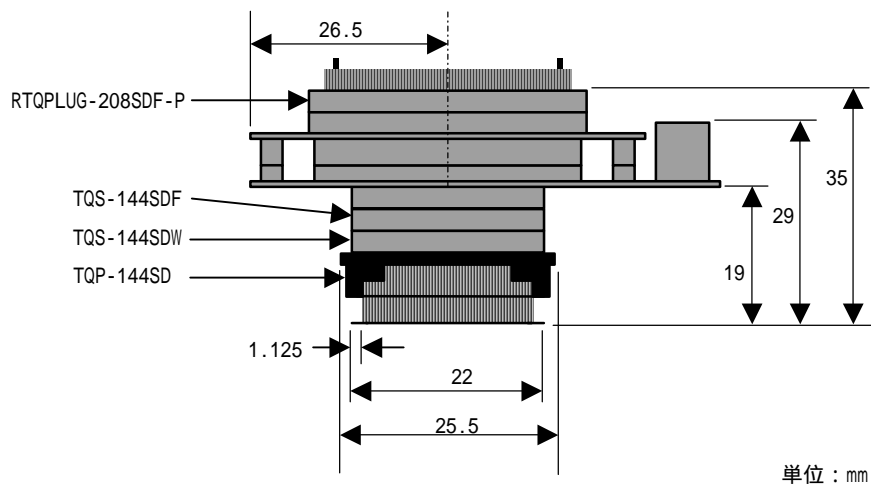
1.ADP-V850E/xxx-144本体(208pin-PLUG付き)	1個
2.RTE for Win32 Set Up Disk	1枚
3.ユーザーズ・マニュアル(本書)	1冊
4.144pin TQPACK Set	1セット

2. 外観

以下に外観図を示します。



上面図



単位：mm

側面図

3.NBD-IFコネクタ

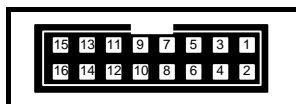
NBD-IFのコネクタ仕様を以下に示します。RTE-NBD2の16-Pinコネクタが直接接続できます。

ピン番号	信号名	I/O	説明
1	NBD_TRG-	0	ICE内のCPUのTRIG_DBG端子に接続
2	NBD_VCC	--	3.3Vに接続
3	no use	--	未使用
4	GND	--	GNDに接続
5	NBD_CLK	I	ICE内のCPUのCLK_DBG端子に接続
6	GND	--	GNDに接続
7	NBD_SYNC-	I	ICE内のCPUのSYNC端子に接続
8	GND	--	GNDに接続
9	NBD_DATA0	I/O	ICE内のCPUのAD0_DBG端子に接続
10	GND	--	GNDに接続
11	NBD_DATA1	I/O	ICE内のCPUのAD1_DBG端子に接続
12	GND	--	GNDに接続
13	NBD_DATA2	I/O	ICE内のCPUのAD2_DBG端子に接続
14	NBD_DATA3	I/O	ICE内のCPUのAD3_DBG端子に接続
15	MODE_DBG	I	ICE内のCPUのMODE_NBD端子に接続
16	NBD_RESETO-	0	ICE内のCPUのRESETO_DBG端子に接続

補足事項：

1. I/Oは当該アダプタを起点にした入出力の方向を示しています。

ピン配置



NBD-IFコネクタのピン配置

適合コネクタ：

- 16ピンケーブル側： オムロン株式会社 XG4M-1630-T 相当品可
 16ピン基板側： オムロン株式会社 XG4C-1631

4. ユーザシステムとの接続

ユーザシステムへの接続は、添付されているPACKの技術資料を参照し、ユーザシステムに取り付けた後に、当該アダプタ、エミュレータの順で以下の通り接続してください。

